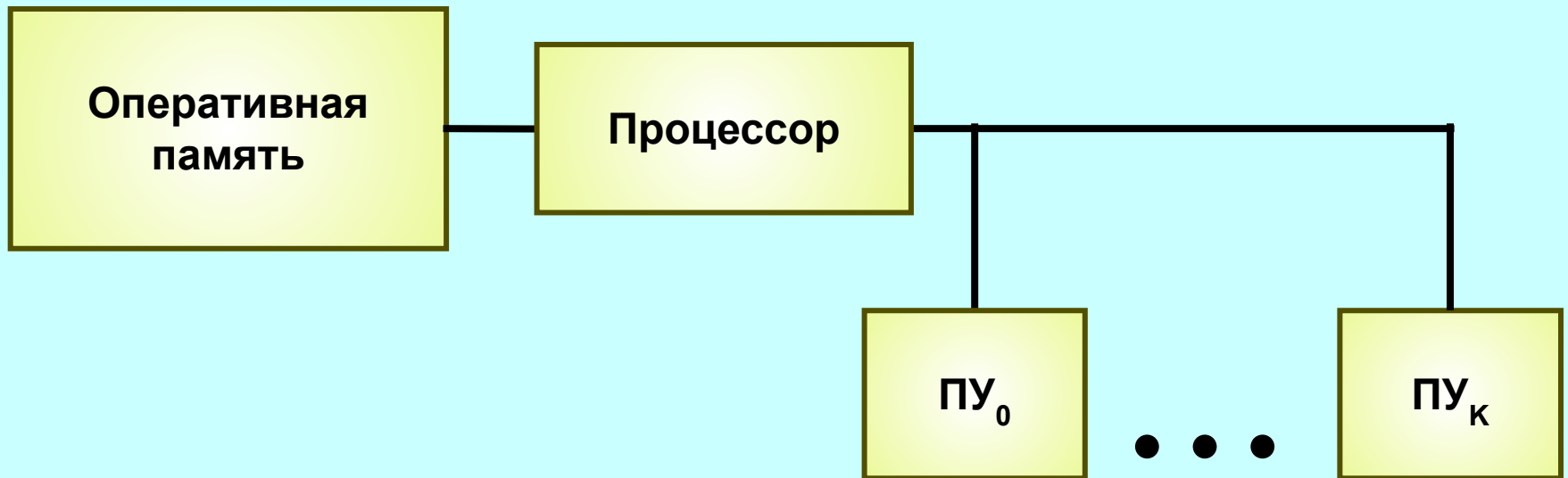


Архитектура ввода - вывода



а) с отдельными шинами памяти и ввода-вывода