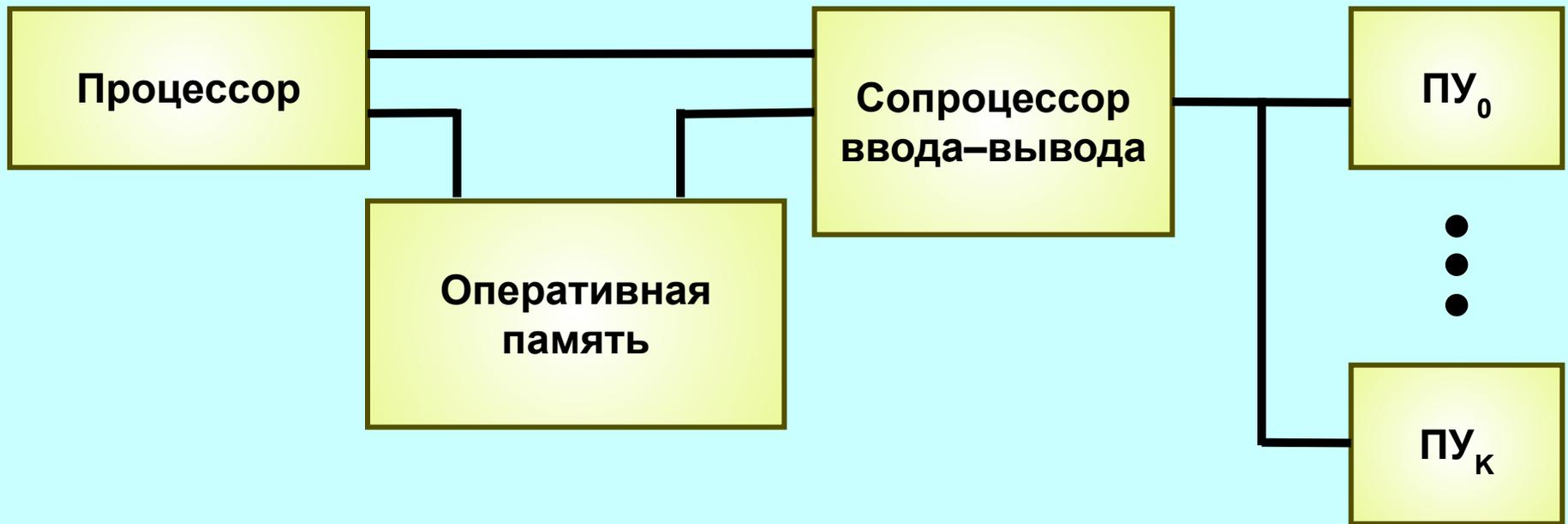


Архитектура ввода - вывода



в) с разделяемой оперативной памятью